Description

בסימולציה זו אנו משנים בהתחלה את ערך enable\_polarity\_g לערך 0, ולאחר מכן מבצעים קריאה מהרגיסטר השני של רכיב הSIGNAL GENERATOR בלי שבוצעה כתיבה אליו לפני (קריאת ערך ברירת מחדל). מאחר וברגיסטר זה נשמר אות הENABLE של הרכיב אנו מצפים שערכו יהיה 01.

כפי שניתן לצפות הפלט הוא בלוק מידע המכיל את המידע 1, שהוא הערך שבה המערכת נמצאת במצב LOW ENABLE.